



UNIVERSIDADE ESTADUAL DO CENTRO-OESTE
CONCURSO PÚBLICO PARA PROFESSORES NÃO TITULARES
DE 18 A 20 DE MARÇO DE 2009
LISTA DE PONTOS

SETOR DE CIÊNCIAS EXATAS E DE TECNOLOGIA – SEET – GUARAPUAVA
DEPARTAMENTO DE CIÊNCIA DA COMPUTAÇÃO – GUARAPUAVA

ÁREA OU MATÉRIA: ORGANIZAÇÃO E ARQUITETURA DE COMPUTADORES
– RT 40 (Guarapuava)

1. Circuitos lógicos digitais.
2. Arquitetura von Neumann, RISC e CISC.
3. Organização, funcionamento e gerenciamento da CPU.
4. Organização e gerenciamento de memórias (interna e externa).
5. Organização de entrada e saída e gerenciamento.
6. Barramentos e Interconexão entre componentes.
7. Conjuntos e formatos de instruções, e microprogramação.
8. Arquiteturas Superescalares e VLIW.
9. Avaliação e Gerenciamento de Desempenho.
10. Arquiteturas Avançadas: Paralelismo, Processamento Vetorial e Distribuído.

BIBLIOGRAFIA SUGERIDA:

- BLAAUW G. A., et al. **Computer Architecture: Concepts and Evolution**. Massachusetts: Addison-Wesley, 199
- BROWN, S. D. VRANESIC, Z. G. **Fundamentals of Digital Logic with VHDL Design**. McGraw-Hill, 1999.
- DE MICHELLI, G. **Synthesis and Optimization of Digital Circuits**. São Paulo: McGraw-Hill.
- DUECK, R. K. **Digital Design with CPLD Applications and VHDL**. Editora Delamr Pub, 2000.
- HAYES, J. P. **Computer Architecture and Organization**. São Paulo: McGraw-Hill, 2.^a edição, 1988.
- HENNESSY, J.L. et al. **Computer Organization and Design: The Hardware/Software Interface**. New Jersey: Morgan Kaufman, 1997.
- HENNESSY, J.; PATTERSON, D. **Computer Architecture**. Massachusetts: Morgan Kaufmann, 3.^a edição, 2002.
- MANO, M. M. **Computer System Architecture**. New Jersey: Prentice-Hall, 3.^a edição, 1993.
- MARIMOTO.; Carlos. **Hardware PC. Guia de Aprendizagem Rápida**. Rio de Janeiro: Book Express, 1999.
- MONTEIRO.; M.; A. **Introdução à Organização de Computadores**. 3. e.d. LTC. Rio de Janeiro:1996.
- STALLINGS, W. **Computer Organization and Architecture: Designing for Performance**. New Jersey: Prentice-Hall, 4.^a edição, 1996.
- HAYES, J. P. **Computer Architecture and Organization**. São Paulo: McGraw-Hill, 2.^a edição, 1988.
- PATTERSON.; D. HENNESY.; J. **Projeto e Organização de Computadores**. A interface Hardware/Software. 2.e.d. LTC. Rio de Janeiro: 2000.
- PATTERSON, David A. **Organização e Projeto de Computadores**. 2^a edição. LTC: 2000. Rio de Janeiro

PATTERSON, D. A. HENNESSY, J. L. **Arquitetura de Computadores: Uma Abordagem Quantitativa**. Editora Campus, 3ª Edição, 2003.

STALLINGS, W. **Computer Organization and Architecture: Designing for Performance**. New Jersey: Prentice-Hall, 4.ª edição, 1996.

STALLINGS, W. **Arquitetura e Organização de Computadores**. PHB. São Paulo: 2002.

STONE, H. S. **High-Performance Computer Architecture**. Massachusetts: Addison Wesley, 3.ª edição, 1993.

TANENBAUM, A. **Modern Operation Systems**. New Jersey: Prentice-Hall, 3ª edição, 1990.

TANENBAUM, A. **Structured Computer Organization**. Prentice-Hall, 3.ª edição, 1990.

TISCHER, M. **PC Intern . The Encyclopedia of System Programming**. Abacus.1996.

UNGER, S. H. **The Essence of Logic Circuits**. New Jersey: Prentice-Hall, 1998.

YALAMANCHILI, S. **Introductory VHDL: From Simulation to Synthesis**. Prentice-Hall, 2001.

WEBER, R.; F. **Arquitetura de Computadores Pessoais**. 2. e.d. Porto Alegre: Instituto de Informática da UFRGS. Editora Sagra Luzzato. 2000.